

半導體應用學士學位學程因架構變動停開課程，改修科目一覽表

(專業必選修課程)

停開課程名稱	全學年或單學期及學分數	修習情形	改修課程	適用年度
數位系統設計與實習	單學期 3 學分	不及格者	Verilog 程式設計	114 學年度(含)以前入學學生適用
			FPGA 設計與應用	
			CPLD 設計	
			FPGA/CPLD 設計應用	
			數位系統設計與實習	
半導體元件導論	單學期 3 學分	不及格者	半導體元件導論	
半導體元件導論 (英)	單學期 3 學分	不及格者	半導體元件導論 (英)	
物理學實驗	單學期 1 學分	不及格者	物理學實驗	
物理學實驗 (英)	單學期 1 學分	不及格者	物理學實驗 (英)	
程式設計	單學期 3 學分	不及格者	程式設計 (一)	

若未列出開課系所，則由主任核對課程內容相符之科目即可對抵

如有相關修課或課程對抵問題，請洽系辦確認。

半導體應用學士學位學程 敬啟